

Multiplexed Interfaces

XO-3 Armada 610 Pin Assignments

The CL2 Function is the proposed function for that pin in the OLPC CL2 (XO-1.75)

Alternate Functions are other functions that a pin might provide

Primary Name	Power	PwrUp	IRQ ?	CL3 Signal	CL3 Function	F#	CL2 Signal	CL2 Function	F#	Notes
USIM_CLK	3.3	L	Y		GPIO102	1	CAM_RST	GPIO102	1	
USIM_IO	3.3	PU	Y	EC_ED1_DO	GPIO103	1	EC_ED1_DO	GPIO103	1	EC Debug I/F
USIM_RSTn	3.3	L	Y	SEC_TRG	GPIO142	1	DCONLOAD	GPIO142	1	Protect OFW Flash
ND_ADD015	3.3_N	PU	Y	CHG_SDA	GPIO108	1	CAM_SCL	GPIO108	1	
ND_ADD014	3.3_N	PU	Y	CHG_SCL	GPIO109	1	CAM_SDA	GPIO109	1	
ND_ADD013	3.3_N	PU	Y	CHRG_AC_OK	GPIO110	1	DCON_SDA	GPIO110	1	
ND_ADD012	3.3_N	PU	Y	PWR_LMT_ON#	GPIO161	1	DCON_SCL	GPIO161	1	
ND_ADD011	3.3_N	PU	Y	eMMC_D6	MMC3_DATA6	2	eMMC_D6	MMC3_DATA6	2	eMMC Interface
ND_ADD010	3.3_N	PU	Y	eMMC_D4	MMC3_DATA4	2	eMMC_D4	MMC3_DATA4	2	
ND_ADD09	3.3_N	PU	Y	eMMC_D2	MMC3_DATA2	2	eMMC_D2	MMC3_DATA2	2	
ND_ADD08	3.3_N	PU	Y	eMMC_D0	MMC3_DATA0	2	eMMC_D0	MMC3_DATA0	2	
ND_ADD07	3.3_N	PU	Y	EC_ED1_CS#	GPIO104	1	EC_ED1_CS#	GPIO104	1	EC Debug I/F
ND_ADD06	3.3_N	PU	Y	EC_ED1_D1	GPIO105	1	EC_ED1_D1	GPIO105	1	EC Debug I/F
ND_ADD05	3.3_N	PU	Y	EC_ED1_CLK	GPIO106	1	EC_ED1_CLK	GPIO106	1	EC Debug I/F
ND_ADD04	3.3_N	PU	Y		GPIO107	1	SOC_TPD_DAT	GPIO107	1	
ND_ADD03	3.3_N	PU	Y	eMMC_D7	MMC3_DATA7	2	eMMC_D7	MMC3_DATA7	2	eMMC Interface
ND_ADD02	3.3_N	PU	Y	eMMC_D5	MMC3_DATA5	2	eMMC_D5	MMC3_DATA5	2	
ND_ADD01	3.3_N	PU	Y	eMMC_D3	MMC3_DATA3	2	eMMC_D3	MMC3_DATA3	2	
ND_ADD00	3.3_N	PU	Y	eMMC_D1	MMC3_DATA1	2	eMMC_D1	MMC3_DATA1	2	
ND_CS0n	3.3_N	H	Y	MIC_AC#/DC	GPIO143	1	MIC_AC#/DC	GPIO143	1	Mic AC/DC input select
ND_CS1n	3.3_N	H	Y	TP122	GPIO144	1	CAM_PWRDN	GPIO144	1	
ND_Wen_SM_Wen	3.3_N	H	Y		GPIO147	1	TP122	GPIO147	1	
ND_Ren_SM_Oen	3.3_N	H	Y		GPIO148	1	SOC_EN_KBD_PWR#	GPIO148	1	
ND_CLE	3.3_N	L	Y	eMMC_RST#	GPIO149	1	eMMC_RST#	GPIO149	1	eMMC Reset
ND_ALE_SM_ADV	3.3_N	L	Y	EN_CAM_PWR	GPIO150	1	EN_CAM_PWR	GPIO150	1	Camera Power Enable
ND_RDY0	3.3_N	PU	Y	eMMC_CMD	MMC3_CMD	2	eMMC_CMD	MMC3_CMD	2	eMMC Interface (CMD)
ND_RDY1	3.3_N	PU	Y		GPIO160	1	SOC_TPD_CLK	GPIO160	1	
SM_SCLK	3.3_N	L	Y	eMMC_CLK	MMC3_CLK	2	eMMC_CLK	MMC3_CLK	2	eMMC Interface (CLK)
SM_CS0n	3.3_N	H	Y		GPIO145	1	TP126	GPIO145	1	Touchscreen Reset
SM_CS1n	3.3_N	H	Y	ULPI_HUB_RESET#	GPIO146	1	HUB_RESET#	GPIO146	1	ULPI USB I/F Reset
SM_BELn	3.3_N	H	Y	TP40	GPIO152	1	TP40	GPIO152	1	
SM_BEHn	3.3_N	H	Y	TP105	GPIO153	1	TP105	GPIO153	1	
SM_INT	3.3_N	PD	Y	EC_IRQ#	SM_INT	0	EC_IRQ#	SM_INT	0	EC Interrupt input
EXT_DMA_REQ0	3.3_N	PD	Y	EC_SPL_CMD	GPIO155	1	EC_SPL_CMD	GPIO155	1	Host->EC CMD Flag
SM_RDY	3.3_N	PU	Y		GPIO113	3	SD1_CMD	GPIO113	3	
GPIO124	3.3_N	PU	Y	USB_OTG_OC#	GPIO124	0	DCON_IRQ#	GPIO124	0	USB OTG I/F overcurrent
GPIO125	3.3_N	PU	Y	EC_SPL_ACK	GPIO125	0	EC_SPL_ACK	GPIO125	0	EC->Host CMD Ack Flag
GPIO126	3.3_N	PU	Y	EN_+5V_USB_OTG#	GPIO126	0	SD1_DATA2	MMC3_DATA2	3	USB OTG power enable
GPIO127	3.3_N	PU	Y	EN_+5V_USB#	GPIO127	0	SD1_DATA0	MMC3_DATA0	3	USB ULPI power enable
GPIO128	3.3_N	PU	Y		GPIO128	0	EB_MODE#	GPIO128	0	LVDS Bridge reset
GPIO129	3.3_N	PU	Y	EN_LCD_PWR	GPIO129	0	LID_SW#	GPIO129	0	LCD Analog power enable
GPIO130	3.3_N	PU	Y	LCD_Reset#	GPIO130	0	SD1_DATA3	MMC3_DATA3	3	LCD Reset
GPIO135	3.3_N	PU	Y	STBYB#	GPIO135	0	SD1_DATA1	MMC3_DATA1	3	
GPIO138	3.3_N	PU	Y	LCDOVCC_EN	GPIO138	0	SD1_CLK	MMC3_CLK	3	LCD Digital power enable

XO-3 Armada 610 Pin Assignments

Primary Name	Power	PwrUp	IRQ ?	CL3 Signal	CL3 Function	#1	CL2 Signal	CL2 Function	CL3 Function	#2	Notes
GPIO131	SD	PU	Y		GPIO131	0	SD2_DATA3	MMC1_DATA3		1	
GPIO132	SD	PU	Y		GPIO132	0	SD2_DATA2	MMC1_DATA2		1	
GPIO133	SD	PU	Y		GPIO133	0	SD2_DATA1	MMC1_DATA1		1	
GPIO134	SD	PU	Y		GPIO134	0	SD2_DATA0	MMC1_DATA0		1	
GPIO136	SD	PU	Y		GPIO136	0	SD2_CMD	MMC1_CMD		1	
GPIO137	SD	PU	Y		GPIO137	0	reserved (TP111)	GPIO137		0	
GPIO139	SD	PU	Y		GPIO139	0	SD2_CLK	MMC1_CLK		1	
GPIO140	SD	PU	Y		GPIO140	0	R130	MMC1_CD		1	
GPIO141	SD	PU	Y		GPIO141	0	SD2_WP#	MMC1_WP		1	
GPIO115	3.3_BB	PU	Y	UART3_TXD	UART3_TXD	4	UART3_TXD	UART3_TXD		4	Serial Port
GPIO116	3.3_BB	PU	Y	UART3_RXD	UART3_RXD	4	UART3_RXD	UART3_RXD		4	(CN8)
GPIO117	3.3_BB	PU	Y	UART4_RXD	UART4_RXD	3	UART4_RXD	UART4_RXD		3	Aux Serial Port
GPIO118	3.3_BB	PU	Y	UART4_TXD	UART4_TXD	3	UART4_TXD	UART4_TXD		3	(CN21)
GPIO119	3.3_BB	PU	Y	SDI_CLK	SSP3_CLK	3	SDI_CLK	SSP3_CLK		3	SPI Slave I/F from EC
GPIO120	3.3_BB	PU	Y	SDI_CS#	SSP3_FRM	3	SDI_CS#	SSP3_FRM		3	
GPIO121	3.3_BB	PU	Y	SDI_MOSI	SSP3_RXD	3	SDI_MOSI	SSP3_RXD		3	
GPIO122	3.3_BB	PU	Y	SDI_MISO	SSP3_TXD_RXD	3	SDI_MISO	SSP3_TXD_RXD		3	
GPIO123	1.8_PM	PU	Y	TP44	32KHz_CLK_OUT	3	TP92	32KHz_CLK_OUT		3	JTAG I/F
PRL_TDI	1.8_PM	PU	Y	PRL_TDI	PRL_TDI	0	PRL_TDI	PRL_TDI		0	
PRL_TMS	1.8_PM	PU	Y	PRL_TMS	PRL_TMS	0	PRL_TMS	PRL_TMS		0	
PRL_TCK	1.8_PM	PU	Y	PRL_TCK	PRL_TCK	0	PRL_TCK	PRL_TCK		0	
PRL_TDO	1.8_PM	PU	Y	PRL_TDO	PRL_TDO	0	PRL_TDO	PRL_TDO		0	
PRL_TRST#	1.8_PM	PU	Y	PRL_TRST#	PRL_TRST#	0	PRL_TRST#	PRL_TRST#		0	
SLAVE_RESET_OUT	1.8_PM	L	Y	SYS_RESET#	SYS_RESET#	0	SYS_RESET#	SLAVE_RESET_OUT		0	System Reset
G_CLK_REQ	1.8_PM	PU	Y	TP94	G_CLK_REQ	0	TP94	G_CLK_REQ		0	Clocks
GPIO114	1.8_PM	PU	Y	TP93	G_CLK_OUT	1	TP93	G_CLK_OUT		1	
VCXO_REQ	1.8_PM	L	Y	R181/R183	VCXO_REQ	0	R181/R183	VCXO_REQ		0	
VCXO_OUT	1.8_PM	L	Y	VCXO_OUT	VCXO_OUT	0	TP95	VCXO_OUT		0	
GPIO0	1.8_G1	PU	Y	MEM_GPIO0	GPIO0	0	MEM_ID0	GPIO0		0	
GPIO1	1.8_G1	PU	Y	MEM_GPIO1	GPIO1	0	MEM_ID1	GPIO1		0	
GPIO2	1.8_G1	PU	Y	TP54	GPIO2	0	TP54	GPIO2		0	
GPIO3	1.8_G1	PU	Y	TP53	GPIO3	0	TP53	GPIO3		0	
GPIO4	1.8_G1	PU	Y	CAM_SCL	GPIO4	0	COMPASS_SCL	GPIO4		0	Camera
GPIO5	1.8_G1	PU	Y	CAM_SDA	GPIO5	0	COMPASS_SDA	GPIO5		0	(+1.8V/12C Interface)
GPIO6	1.8_G1	PU	Y	G_SENSOR_INT	GPIO6	0	G_SENSOR_INT	GPIO6		0	Accelerometer Interrupt
GPIO7	1.8_G1	PU	Y	AUDIO_IRQ#	GPIO7	0	AUDIO_IRQ#	GPIO7		0	Audio Interrupt Input
GPIO8	1.8_G1	PD	Y	AUDIO_RESET#	GPIO8	0	AUDIO_RESET#	GPIO8		0	Audio Codec Reset
GPIO9	1.8_G1	PD	Y	CAM_PWRDN	GPIO9	0	COMPASS_INT	GPIO9		0	Camera Powerdown
GPIO10	1.8_G1	PD	Y	CAM_RST	GPIO10	0	LED_STORAGE	GPIO10		0	Camera Reset
GPIO11	1.8_G1	PD	Y	VID2	GPIO11	0	VID2	GPIO11		0	Vcore voltage control
GPIO12	1.8_G1	PD	Y	PIXDATA7	CCIC1_IN7	3	TP52	GPIO12		0	Camera
GPIO13	1.8_G1	PD	Y	PIXDATA6	CCIC1_IN6	3	TP116	GPIO13		0	(+1.8 V/I/P Interface)
GPIO14	1.8_G1	PD	Y	PIXDATA5	CCIC1_IN5	3	TP65	GPIO14		0	
GPIO15	1.8_G1	PD	Y	PIXDATA4	CCIC1_IN4	3	KEY_ROTATE	GPIO15		0	
GPIO16	1.8_G1	PD	Y	PIXDATA3	CCIC1_IN3	3	KEY_R_UP	KP_DKIN0		1	
GPIO17	1.8_G1	PD	Y	PIXDATA2	CCIC1_IN2	3	KEY_R_RT	KP_DKIN1		1	
GPIO18	1.8_G1	PD	Y	PIXDATA1	CCIC1_IN1	3	KEY_R_DN	KP_DKIN2		1	
GPIO19	1.8_G1	PD	Y	PIXDATA0	CCIC1_IN0	3	KEY_R_LF	KP_DKIN3		1	
GPIO20	1.8_G1	PD	Y	CAM_HSYNC	CCIC1_HSYNC	3	KEY_L_UP	KP_DKIN4		1	
GPIO21	1.8_G1	PD	Y	CAM_VSYNC	CCIC1_VSYNC	3	KEY_L_RT	KP_DKIN5		1	
GPIO22	1.8_G1	PD	Y	PIXMCLK	CCIC1_MCLK	3	KEY_L_DN	KP_DKIN6		1	
GPIO23	1.8_G1	PD	Y	PIXCLK	CCIC1_PCLK	3	KEY_L_LF	KP_DKIN7		1	

XO-3 Armada 610 Pin Assignments

Primary Name	Power	PwrUp	IRQ ?	CL3 Signal	CL3 Function	#1	CL2 Signal	CL2 Function	CL2 Function	#2	Notes
GPI024	1.8_G1	PU	Y	I2S_SYSCLK	I2S_SYSCLK	1	I2S_SYSCLK	I2S_SYSCLK	I2S_SYSCLK	1	Audio Codec
GPI025	1.8_G1	PU	Y	I2S_BITCLK	I2S_BITCLK	1	I2S_BITCLK	I2S_BITCLK	I2S_BITCLK	1	(I2S Interface)
GPI026	1.8_G1	PU	Y	I2S_SYNC	I2S_SYNC	1	I2S_SYNC	I2S_SYNC	I2S_SYNC	1	
GPI027	1.8_G1	PU	Y	I2S_DATA_OUT	I2S_DATA_OUT	1	I2S_DATA_OUT	I2S_DATA_OUT	I2S_DATA_OUT	1	
GPI028	1.8_G1	PU	Y	I2S_DATA_IN	I2S_DATA_IN	1	I2S_DATA_IN	I2S_DATA_IN	I2S_DATA_IN	1	
GPI029	1.8_G1	PD	Y	UART1_RXD	UART1_RXD	1	UART1_RXD	UART1_RXD	UART1_RXD	1	Serial Port (Marvell Debug & Boot)
GPI030	1.8_G1	PU	Y	UART1_TXD	UART1_TXD	1	UART1_TXD	UART1_TXD	UART1_TXD	1	(Marvell Debug & Boot)
GPI031	1.8_G1	PU	Y		GPI031	0	SD2_CD#			0	external SD card detect
GPI032	1.8_G1	PU	Y	TP58	GPI032	0	TP58			0	
GPI033	1.8_G1	PD	Y	TP60	GPI033	0	TP60			0	
GPI034	1.8_G1	PD	Y	EN_WLAN_PWR	GPI034	0	EN_WLAN_PWR			0	WLAN Card power
GPI035	1.8_G1	PD	Y	TP129	GPI035	0	TP129			0	
GPI036	1.8_G1	PD	Y	TP115	GPI036	0	TP115			0	
GPI037	1.8_G1	PU	Y	SDDA_D3	MMC2_DATA3	1	SDDA_D3	MMC2_DATA3	MMC2_DATA3	1	WLAN Card (SDIO Interface)
GPI038	1.8_G1	PU	Y	SDDA_D2	MMC2_DATA2	1	SDDA_D2	MMC2_DATA2	MMC2_DATA2	1	
GPI039	1.8_G1	PU	Y	SDDA_D1	MMC2_DATA1	1	SDDA_D1	MMC2_DATA1	MMC2_DATA1	1	
GPI040	1.8_G1	PU	Y	SDDA_D0	MMC2_DATA0	1	SDDA_D0	MMC2_DATA0	MMC2_DATA0	1	
GPI041	1.8_G1	PU	Y	SDDA_CMD	MMC2_CMD	1	SDDA_CMD	MMC2_CMD	MMC2_CMD	1	
GPI042	1.8_G1	PU	Y	SDDA_CLK	MMC2_CLK	1	SDDA_CLK	MMC2_CLK	MMC2_CLK	1	
GPI043	1.8_G1	PU	Y	SPL_MISO	SSP1_RXD	3	SPL_MISO	SSP1_RXD	SSP1_RXD	3	OFW Boot ROM
GPI044	1.8_G1	PU	Y	SPL_MOSI	SSP1_TXD	3	SPL_MOSI	SSP1_TXD	SSP1_TXD	3	(SPI Flash)
GPI045	1.8_G1	PU	Y	SPL_CLK	SSP1_CLK	3	SPL_CLK	SSP1_CLK	SSP1_CLK	3	
GPI046	1.8_G1	PU	Y	SPL_CS#	SSP1_FRM	3	SPL_CS#	SSP1_FRM	SSP1_FRM	3	
GPI047	1.8_G1	PU	Y	G_SENSOR_SCL	TPS16_SCL	3	G_SENSOR_SCL	TPS16_SCL	TPS16_SCL	3	Accelerometer (I2C Interface)
GPI048	1.8_G1	PU	Y	G_SENSOR_SDA	TPS16_SDA	3	G_SENSOR_SDA	TPS16_SDA	TPS16_SDA	3	Backlight brightness control
GPI049	1.8_G1	PU	Y	DBC	PWM2	3	TP62	GPI049		0	
GPI050	1.8_G1	PU	Y	TP114	GPI050	0	TP114	GPI050		0	
GPI051	1.8_G1	PU	Y	TP59	GPI051	0	TP59	GPI051		0	
GPI052	1.8_G1	PU	Y	TP113	GPI052	0	TP113	GPI052		0	
GPI053	1.8_G1	PU	Y	RTC_SCK	GPI053	0	RTC_SCK	GPI053		0	External RTC Clock (I2C Interface)
GPI054	1.8_G1	PU	Y	RTC_SDA	GPI054	0	RTC_SDA	GPI054		0	
GPI055	1.8_G1	PU	Y		GPI055	0	N.C.			0	
GPI056	1.8_G1	PU	Y	BOOT_DEV_SEL	GPI056	0	BOOT_DEV_SEL	GPI056		0	WLAN power down
GPI057	1.8_G1	PU	Y	WLAN_PD#	GPI057	0	WLAN_PD#	GPI057		0	WLAN reset signal
GPI058	1.8_G1	PU	Y	WLAN_RESET#	GPI058	0	WLAN_RESET#	GPI058		0	
GPI059	1.8_G2	PU	Y	ULPI_D7	USBH1_ULPI_D7	2	PIXDATA7	CCIC1_IN7	CCIC1_IN7	1	ULPI USB Interface (full-size USB-A connector)
GPI060	1.8_G2	PU	Y	ULPI_D6	USBH1_ULPI_D6	2	PIXDATA6	CCIC1_IN6	CCIC1_IN6	1	
GPI061	1.8_G2	PU	Y	ULPI_D5	USBH1_ULPI_D5	2	PIXDATA5	CCIC1_IN5	CCIC1_IN5	1	
GPI062	1.8_G2	PU	Y	ULPI_D4	USBH1_ULPI_D4	2	PIXDATA4	CCIC1_IN4	CCIC1_IN4	1	
GPI063	1.8_G2	PU	Y	ULPI_D3	USBH1_ULPI_D3	2	PIXDATA3	CCIC1_IN3	CCIC1_IN3	1	
GPI064	1.8_G2	PU	Y	ULPI_D2	USBH1_ULPI_D2	2	PIXDATA2	CCIC1_IN2	CCIC1_IN2	1	
GPI065	1.8_G2	PU	Y	ULPI_D1	USBH1_ULPI_D1	2	PIXDATA1	CCIC1_IN1	CCIC1_IN1	1	
GPI066	1.8_G2	PU	Y	ULPI_D0	USBH1_ULPI_D0	2	PIXDATA0	CCIC1_IN0	CCIC1_IN0	1	
GPI067	1.8_G2	PU	Y	ULPI_STP	USBH1_ULPI_STP	2	CAM_HSYNC	CCIC1_HSYNC	CCIC1_HSYNC	1	
GPI068	1.8_G2	PU	Y	ULPI_NXT	USBH1_ULPI_NXT	2	CAM_VSYNC	CCIC1_VSYNC	CCIC1_VSYNC	1	
GPI069	1.8_G2	PU	Y	ULPI_DIR	USBH1_ULPI_DIR	2	PIXMCLK	CCIC1_MCLK	CCIC1_MCLK	1	
GPI070	1.8_G2	PD	Y	ULPI_CLK	USBH1_ULPI_CLK	2	PIXCLK	CCIC1_PCLK	CCIC1_PCLK	1	
GPI071	1.8_G2	PU	Y		GPI071	1	SOC_KBD_CLK	GPI071		1	
GPI072	1.8_G2	PU	Y	LV_SET#	PWM4	3	SOC_KBD_DAT	GPI072		1	Battery charger MPPT control
GPI073	1.8_G2	PD	Y		GPI073	1	SEC_TRG	GPI073		1	

XO-3 Armada 610 Pin Assignments

Primary Name	Power	PwrUp	IRQ ?	CL3 Signal	CL3 Function	#1	CL2 Signal	CL2 Function	#1	Notes
GPIO74	3.3_G3	PU	Y	FVSYNC	LCD_FCLK	1	FVSYNC	LCD_FCLK	1	DCON Video
GPIO75	3.3_G3	PU	Y	FHSYNC	LCD_LCLK	1	FHSYNC	LCD_LCLK	1	
GPIO76	3.3_G3	PU	Y	FDOTCLK	LCD_PCLK	1	FDOTCLK	LCD_PCLK	1	
GPIO77	3.3_G3	PU	Y	FP_LDE	LCD_DENA	1	FP_LDE	LCD_DENA	1	
GPIO78	3.3_G3	PU	Y	FRDAT0	LCD_DDO	1	FRDAT0	LCD_DDO	1	Red, LSB
GPIO79	3.3_G3	PU	Y	FRDAT1	LCD_DD1	1	FRDAT1	LCD_DD1	1	Red
GPIO80	3.3_G3	PU	Y	FRDAT2	LCD_DD2	1	FRDAT2	LCD_DD2	1	Red
GPIO81	3.3_G3	PU	Y	FRDAT3	LCD_DD3	1	FRDAT3	LCD_DD3	1	Red
GPIO82	3.3_G3	PU	Y	FRDAT4	LCD_DD4	1	FRDAT4	LCD_DD4	1	Red
GPIO83	3.3_G3	PU	Y	FRDAT5	LCD_DD5	1	FRDAT5	LCD_DD5	1	Red, MSB
GPIO84	3.3_G3	PU	Y	FGDAT1	LCD_DD6	1	FGDAT1	LCD_DD6	1	Green, LSB
GPIO85	3.3_G3	PU	Y	FGDAT2	LCD_DD7	1	FGDAT2	LCD_DD7	1	Green
GPIO86	3.3_G3	PU	Y	FGDAT3	LCD_DD8	1	FGDAT3	LCD_DD8	1	Green
GPIO87	3.3_G3	PU	Y	FGDAT4	LCD_DD9	1	FGDAT4	LCD_DD9	1	Green
GPIO88	3.3_G3	PU	Y	FGDAT5	LCD_DD10	1	FGDAT5	LCD_DD10	1	Green
GPIO89	3.3_G3	PU	Y	FGDAT6	LCD_DD11	1	FGDAT6	LCD_DD11	1	Green, MSB
GPIO90	3.3_G3	PU	Y	FBDAT0	LCD_DD12	1	FBDAT0	LCD_DD12	1	Blue, LSB
GPIO91	3.3_G3	PU	Y	FBDAT1	LCD_DD13	1	FBDAT1	LCD_DD13	1	Blue
GPIO92	3.3_G3	PU	Y	FBDAT2	LCD_DD14	1	FBDAT2	LCD_DD14	1	Blue
GPIO93	3.3_G3	PU	Y	FBDAT3	LCD_DD15	1	FBDAT3	LCD_DD15	1	Blue
GPIO94	3.3_G3	PU	Y	FBDAT4	LCD_DD16	1	FBDAT4	LCD_DD16	1	Blue
GPIO95	3.3_G3	PU	Y	FBDAT5	LCD_DD17	1	FBDAT5	LCD_DD17	1	Blue, MSB
GPIO96	3.3_G3	PU	Y	EXT_MIC_PLUG	GPIO96	0	EXT_MIC_PLUG	GPIO96	0	Mic. Jack sense
GPIO97	3.3_G3	PU	Y	HP_PLUG	GPIO97	0	HP_PLUG	GPIO97	0	Headphone Jack Sense
GPIO98	3.3_G3	PU	Y	CHRG_DQ	GPIO98	4	TP118	GPIO98	0	USB OTG I/F overcurrent
GPIO99	3.3_G3	PU	Y	TOUCH_SCR_INT	GPIO99	0	TOUCH_SCR_INT	GPIO99	0	Touch Screen Interrupt
GPIO100	3.3_G3	PU	Y	USB_OC#	GPIO100	0	DCONSTAT0	GPIO100	0	DCON Status Input
GPIO101	3.3_G3	PU	Y		GPIO101	0	DCONSTAT1	GPIO101	0	DCON Status Input

Dedicated Interfaces

TWSI1_SCL	1.8_PM	PU	Y	AUDIO_SCL	TWSI1_SCL	AUDIO_SCL	TWSI1_SCL	AUDIO_SCL		Audio Codec (I2C Interface)
TWSI1_SDA	1.8_PM	PU	Y	AUDIO_SDA	TWSI1_SDA	AUDIO_SDA	TWSI1_SDA	AUDIO_SDA		
TWSI4_SCL	3.3_TW	PU	Y	TOUCH_SCR_SCL	TWSI4_SCL	TOUCH_SCR_SCL	TWSI4_SCL	TOUCH_SCR_SCL	0	Touch Screen (I2C Interface)
TWSI4_SDA	3.3_TW	PU	Y	TOUCH_SCR_SDA	TWSI4_SDA	TOUCH_SCR_SDA	TWSI4_SDA	TOUCH_SCR_SDA	0	
USB_P				USB_HUB_P		USB_HUB_P		USB_HUB_P		USB
USB_N				USB_HUB_N		USB_HUB_N		USB_HUB_N		
USB_ID				USB_ID		GND		USB_ID		
PMIC_INT	1.8_PM	PU	Y	R191	unused	R191	unused	USB_ID		unused

not used

MIP1_DSI
USB FS/IC not used
SLIM Bus not used
MIP1_CSI not used